

Allegato n. 2
Secondo verbale



**CONCORSO PER TITOLI ED ESAMI DI PER UN POSTO PER IL PROFILO DI
TECNOLOGO DI III LIVELLO PROFESSIONALE, PER ASSUNZIONE A TEMPO
DETERMINATO PRESSO LA SEZIONE DI FERRARA DELL'INFN**

BANDO FE/T3/21229-2019

PRIMA PROVA SCRITTA

30 OTTOBRE 2019 ORE 14:00

TESTO N. 3

Il/La candidato/a svolga due dei temi a scelta libera:

1. Descrivere le principali architetture utilizzate in sistemi HPC che utilizzano istruzioni vettoriali.
2. Descrivere quali tecniche si possono utilizzare per fare in modo che il codice venga vettorizzato efficacemente su tali architetture.
3. Discutere le problematiche da affrontare nella vettorizzazione del codice o parti di esso su FPGA, nel caso queste ultime venissero utilizzate come acceleratori su un sistema HPC.

PF
M
PF

Allegato n. 6
Seconda Verbale



**CONCORSO PER TITOLI ED ESAMI DI PER UN POSTO PER IL PROFILO DI
TECNOLOGO DI III LIVELLO PROFESSIONALE, PER ASSUNZIONE A TEMPO
DETERMINATO PRESSO LA SEZIONE DI FERRARA DELL'INFN**

BANDO FE/T3/21229-2019

SECONDA PROVA SCRITTA

30 OTTOBRE 2019 ORE 15:30

TESTO N. 1

Il/La candidato/a svolga il tema seguente:

Descrivere l'organizzazione hardware e software di un sistema di calcolo HPC exascale efficiente dal punto di vista energetico e computazionale.

UP
M
Allegato n. 6